

映像情報メディア学会技術報告目次

〔情報センシング〕

固体撮像技術および一般

3月10日(金)

- IST2017- 8 [招待講演] 撮像の工夫による画像処理・認識技術の高度化
----- 杉村大輔(東京理科大) --- 1
- IST2017- 9 時空間処理のための140GOPS列並列演算器を有する積層型1ms-高速ビジョンチップ
小林正嗣・山崎智裕・片山博誠・上原修二・能勢 敦・志田さやか(ソニーセミコンダクタソリューションズ),
小田原正起・高宮健一・久松康秋・松本静徳(ソニーLSIデザイン), 宮下央央・渡辺義浩(東大),
伊澤 崇・村松良徳(ソニーセミコンダクタソリューションズ), 石川正俊(東大) --- 3
- IST2017-10 高密度アナログメモリを搭載した超高速グローバルシャッターCMOSイメージセンサ
鈴木 学・鈴木 将・黒田理人(東北大),
熊谷勇喜・千葉 亮・三浦規之・栗山尚也(ラピスセミコンダクタ宮城), 須川成利(東北大) --- 7
- IST2017-11 複数蓄積駆動を用いた低ノイズ高ダイナミックレンジグローバルシャッターCMOSイメージセンサ
----- 大貫裕介・小林昌弘・川端一成・関根 寛・坪井俊紀・松野靖司・高橋秀和・
小泉 徹・櫻井克仁・譲原 浩・井上俊輔・市川武史(キヤノン) --- 11
- IST2017-12 インターレース駆動と電子シャッターを組み合わせたフレーム周波数120Hz撮像時のフリッカ抑制方式
----- 新井俊希・大竹 浩(NHK) --- 15
- IST2017-13 A 1/2.3in 20Mpixel 3-Layer Stacked CMOS Image Sensor with DRAM
----- 春田 勉・中島 務・橋爪 淳・梅林 拓・高橋 洋・谷口一雄・黒田真実・
住広 博・榎 弘二(ソニーセミコンダクタソリューションズ), 山崎孝次(ソニーセミコンダクタマネージャリング),
池澤勝也・北原 淳・全 真生・大山将史・古賀洋貴・津川英信・荻田知治・
永野隆史・高野訓至(ソニーセミコンダクタソリューションズ), 野本哲夫(ソニーLSIデザイン) --- 19
- IST2017-14 高時間分解イメージングのためのラテラル電界制御8タップ電荷変調画素の設計及び検討
----- 白川雄也・徐 珉雄・安富啓太・香川景一郎・寺西信一・川人祥二(静岡大) --- 23
- IST2017-15 A High SNR Multi-Tap Lock-In Pixel Image Sensors
----- Min-Woong SEO・Yuya SHIRAKAWA・Yuriko MASUDA・Yoshimasa KAWATA・
Keiichiro KAGAWA・Keita YASUTOMI・Shoji KAWAHITO(Shizuoka Univ.) --- 27
- IST2017-16 エアギャップ構造ワイヤグリッドを用いた偏光素子を画素毎に持つ2.5 μ m裏面照射型4方向偏光CMOS
イメージセンサ
----- 上坂祐介(ソニーセミコンダクタソリューションズ), 山崎知洋(ソニーセミコンダクタマネージャリング),
丸山 康・中村元昭・的場義久(ソニーセミコンダクタソリューションズ),
寺田尚史・小森健太・大庭義行・荒川伸一(ソニーセミコンダクタマネージャリング),
平澤康孝・近藤雄飛・村山 淳(ソニー),
秋山健太郎・大池祐輔・佐藤修三・江崎孝之(ソニーセミコンダクタソリューションズ) --- 31
- IST2017-17 A Low Read Noise High Conversion Gain CMOS Image Sensors using Reset-Gate-Less Pixel
----- Min-Woong SEO・Tongxi WANG・Sung-Wook JUN・Tomoyuki AKAHORI,
Shoji KAWAHITO(Shizuoka Univ.) --- 35
- IST2017-18 急峻pn接合Siダイオード技術を用いた高感度・高速性能低加速電圧電子線検出器
----- 黒田理人・幸田安真・原 昌也・角田博之・須川成利(東北大) --- 39
- IST2017-19 有機薄膜の積層構造を用いたイメージセンサの近赤外感度可変技術
----- 町田真一・穴戸三四郎・徳原健富・柳田真明・山田隆善・井土眞澄・佐藤嘉晃・
三宅康夫・中田 学・村上雅史・原田 充・井上恭典(パナソニック) --- 43